

**第二十二屆高性能計算及嵌入式編譯技術與系統軟體研討會**  
**The 22nd Workshop on Compiler Techniques and System Software for**  
**High-Performance and Embedded Computing**  
**國立交通大學 2016 年 5 月 26-27 日 (星期四、五)**

<http://sslab.cs.nctu.edu.tw/cthpc2016/>

第二十二屆高性能計算及嵌入式編譯技術與系統軟體研討會預定於 2016 年 5 月 26 至 27 日在國立交通大學舉行。本會議主要目的在於讓高性能/嵌入式計算之編譯技術或系統軟體相關的專家、學者及研究生互相交流並發表他們最新的研究成果。會議歡迎學術界、工業界及各研究單位發表最近的研究成果及進行中的研究計畫。除研究成果發表外，本會議亦將邀請國內外相關領域之大師級學者做專題演講，並與參與本會議之其他學者與專家相互交流討論，分享最新高性能與嵌入式計算系統軟體之技術與知識。

**主辦單位：**國立交通大學資訊工程學系

**General Chair**

楊 武 教授 交通大學資工系

**Program Chair**

游逸平 教授 交通大學資工系

**Steering Committee**

朱治平 教授 成功大學資工系

李政崑 教授 清華大學資工系

金仲達 教授 清華大學資工系

楊 武 教授 交通大學資工系

楊朝棟 教授 東海大學資工系

李冠憬 教授 靜宜大學資工系

楊佳玲 教授 台灣大學資工系

徐慰中 教授 台灣大學資工系

張榮貴 教授 中正大學資工系

黃元欣 教授 台灣科技大學資工系

**Program Committee**

王建民 博士、朱守禮 教授、

李丕榮 博士、李哲榮 教授、

李濬屹 教授、吳真貞 博士、

吳晉賢 教授、林迺衛 教授、

周志遠 教授、姜美玲 教授、

洪士灝 教授、阮聖彰 教授、

張大緯 教授、張西亞 博士、

張雲龍 教授、張志勇 教授、

張軒彬 教授、莊庭瑞 博士、

施吉昇 教授、馬詠程 教授、

許孟超 教授、許慶賢 教授、

郭大維 教授、雍 忠 教授、

陳鵬升 教授、陳添福 教授、

陳宗禧 教授、陳俊良 教授、

陳省隆 教授、陳呈瑋 博士、

單智君 教授、曾黎明 教授、

曾建超 教授、黃宗傳 教授、

游逸平 教授、黃國展 教授、

黃冠寰 教授、葉家宏 教授、

楊竹星 教授、廖世偉 教授、

劉邦鋒 教授、蔡佩璇 教授、

鍾葉青 教授、賴槿峰 教授、

羅習五 教授、蘇慶龍 教授、

寶其仁 教授

**TOPICS OF INTEREST**

- Compiler and OS Techniques for Real-Time/Embedded Systems
- Parallelizing and Vector Compiler Techniques
- Compiler Optimizations for Irregular Structures
- Compiler Optimizations for Superscalar/VLIW Architectures
- Intermediate Representations and Flow Analysis
- Languages and Libraries for High-Performance Computing
- Run-Time Optimizations
- Parallel Programming Environments
- System Software or Applications for Cluster/Grid/Cloud Computing
- System Software or Applications for Peer-to-Peer Computing
- System Software/Applications for Mobile/Internet Computing
- Embedded OS Design
- System Software for OpenCL
- System Software and Applications for GPGPU
- Pervasive and Ubiquitous Computing
- Compiler/OS/Architecture for Low Power
- Compiler/OS/Architecture for Embedded Multi-cores
- VLIW DSP Compilers
- Virtualization Technology
- Testing, Profiling and Performance Analysis for System Software
- Scientific Applications/Embedded Applications

**PAPER SUBMISSION (Electronic Submissions Only)**

- Papers must be submitted electronically through <https://easychair.org/conferences/?conf=cthpc2016>
- LANGUAGE: Papers should be written in **English**.
- LENGTH: Paper should be **2 to 4 pages**, including all the figures, tables, and references in the two-column IEEE style.
- PAPER SIZE: Documents should be formatted for standard A4 paper.
- ABSTRACT: Each paper should contain an abstract of 100 to 150 words that appears at the beginning of the document. Please use the same text that is submitted electronically along with the author contact information.

**IMPORTANT DATES**

- Full Paper Due April 13, 2016 April 20, 2016
- Notification of Acceptance April 28, 2016 May 3, 2016
- Final Camera-Ready Due May 3, 2016 May 10, 2016
- Workshop Date May 26-27, 2016